



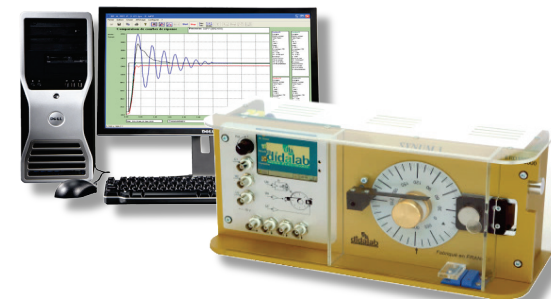
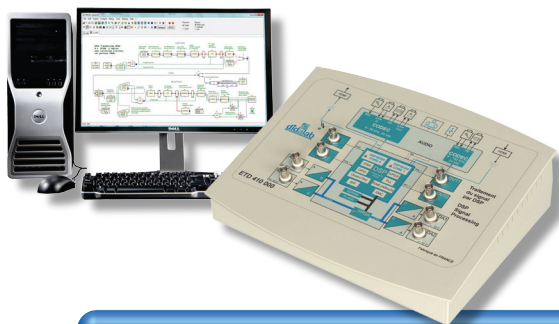
Invitation



Aux journées de formation Didalab

**Le 8 et 9
Décembre
à l'ENIG
de Gabes**

1 journée : **Formation réseau et convergence VDI**
½ journée : **Théorie du traitement du signal,**
½ journée : **Prototypage rapide en automatique**



Détails au dos 

9h00/10h00, présentation générale de la gamme et de Didalab/Advancetec

10h00/12h30, Formation réseau et convergence VDI

Présentation générale du laboratoire réseau, (autonomie, sécurité de fonctionnement, redémarrage sécurisé...)

Manipulation sur FTP & HTTP,

Manipulation sur l'IGMP RTSP (protocoles de diffusion vidéo),

14h00/17h30, Formation réseau et convergence VDI

Présentation du poste de développement étudiant (serveur, PC, STB, vidéophone),

Analyse des protocoles téléphoniques sur IP (SIP & RTSP),

Mise en œuvre personnalisée d'un serveur AstérisK via interface Digium,

Diffusion, réception de vidéo, vidéo surveillance, affichage dynamique via IPTV/TNT.



Pour toute information complémentaire, contactez nous au :
073.908.188

2^{ème} jour

9h00/10h00, présentation générale de la gamme et de Didalab/Advancetec

10h00/12h30, Théorie du traitement du signal,

Présentation générale du module ETD410 et de son logiciel de programmation graphique temps réel Fibula I

Traitement du signal, échantillonnage, quantification, analyse spectrale, diagramme de l'œil,

Filtrage numérique, Bode,

Télécommunications, codages en bande de base (RZ, NRZ, Manchester),

Modulations démodulations numériques et transmissions (ASK, FSK, QAM, COFDM) , visualisation et analyse temps réel des constellations.

Codecs audio, suppression d'écho.

14h00/17h30, Formation aux asservissements

Présentation matériel ERD100, asservissement de vitesse et position,

Présentation du logiciel D_CCA,

Présentation de SCILAB/XCOS (logiciel libre de simulation),

Présentation de D_Scil, générateur automatique de code (de SCILAB vers la cible)

Asservissements linéaires par expérimentation :

Caractérisation des cibles en BO via le logiciel D_CCA (1^{er}, 2nd ordre)

Modélisation de ces cibles via Scilab/Xcos

Validation de la modélisation par comparaison sous D_scil

Conception d'un correcteur adapté sous Scilab/Xcos, simulation

Implémentation et essai sur cible du correcteur temps réel

Validation par comparaison des essais de simulation et d'expérimentation.