

TransLAN

ETD842500

Mise à jour du matériel et du logiciel

Introduction

Afin d'effectuer la mise à jour du matériel il est nécessaire d'utiliser les logiciels suivants :

- Hyper Terminal
(115200 bauds, 8 bits, aucune parité, 1 bit d'arrêt, aucun contrôle de flux)
- Serveur TFTP32

Remarque : placer les fichiers de configuration etd842500.bin et etd842500_fpga.bin présents dans le CDROM de mise à jour sur le serveur TFTP32.

Mise en place du Matériel

- Connecter le câble DB9 sur le port RS232 de gauche de la carte ETD 842500.



- Connecter la liaison Ethernet en 10 Mbit/sec.
- Allumer la carte en visualisant le moniteur de l'Hyper Terminal et bloquer le processus d'initialisation en appuyant sur une touche.

On obtient l'écran suivant :

```
TransLAN - HyperTerminal
Fichier Edition Affichage Appeler Transfert ?

U-Boot 1.1.5 (Oct 23 2008 - 18:01:46)

DRAM: 64 MB

NAND: ID: 0x20, Chip ID: 0xda (NAND 256MiB 3.3V 8-bit)
NAND: Pagesize: 2048, Blocksize: 128K, OOBsize: 64
256 MiB
DataFlash: AT45DB642
Nb pages: 8192
Page Size: 1056
Size: 8650752 bytes
Logical address: 0x00000000
Area 0: 00000000 to 00003FFF (R0)
Area 1: 00004000 to 00007FFF
Area 2: 00008000 to 0000BFFF (R0)
Area 3: 0000C000 to 0000FFFF
In: serial
Out: serial
Err: serial
KS8721 PHY Detected
End of Autonegotiation
FPGA Init...
etd842500_init_fpga:190: Initialize FPGA interface (relocation offset = 0x00000000)
etd842500_init_fpga:195: Adding fpga 0
lcd init...
Hit any key to stop autoboot: 0
U-Boot>
```

- Taper **printenv** pour connaître l'état de configuration de la carte

```

U-Boot> printenv
bootdelay=3
baudrate=115200
ethaddr=3e:36:64:ba:6f:be
cpfga=cp.b 0x00040000 0x20000000 0x45480
cpprog=cp.b 0x00090000 0x20000000 0x41290
bootcmd=run cpfga; run lfga; run cprog; go 0x20000000
lfga=fpga load 0 0x20000000 0x45480
stdin=serial
stdout=serial
stderr=serial
filesize=45480
fileaddr=20000000
ipaddr=10.0.0.105
serverip=10.0.0.40

Environment size: 343/16380 bytes
U-Boot>

```

- Configurer l'adresse IP du serveur TFTP32 avec la ligne de commande
Setenv serverip 10.0.0.40
- Sauvegarder la configuration
Saveenv
- Charger le fichier de configuration etd842500.bin dans la mémoire RAM de la carte en tapant la ligne de commande :
tftp 0x20000000 etd842500.bin

On obtient l'écran suivant :

```

U-Boot> tftp 0x20000000 etd842500.bin
TFTP from server 10.0.0.40; our IP address is 10.0.0.105
Filename 'etd842500.bin'.
Load address: 0x20000000
Loading: T T #####
done
Bytes transferred = 266896 (41290 hex)
U-Boot>

```

- Charger le contenu de la mémoire RAM dans la DataFlash de la carte en tapant la ligne de commande :
cp.b 0x20000000 0xD0090000 0x41290

On obtient l'écran suivant :

```

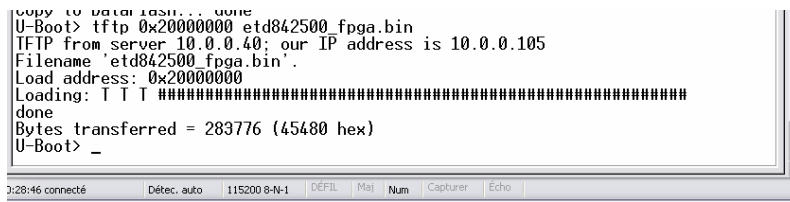
U-Boot> cp.b 0x20000000 0xD0090000 0x41290
Copy to DataFlash... done
U-Boot> _

```

- Charger le fichier de configuration etd842500_fpga.bin dans la mémoire RAM de la carte en tapant la ligne de commande :
tftp 0x20000000 etd842500_fpga.bin

On obtient l'écran suivant :

```
Copy to DataFlash... done
U-Boot> tftp 0x20000000 etd842500_fpga.bin
TFTP from server 10.0.0.40; our IP address is 10.0.0.105
Filename 'etd842500_fpga.bin'.
Load address: 0x20000000
Loading: T T T #####
done
Bytes transferred = 283776 (45480 hex)
U-Boot> _
```

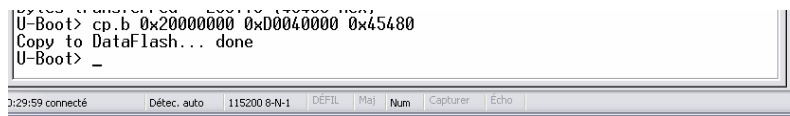


- Charger le contenu de la mémoire RAM dans la DataFlash de la carte en tapant la ligne de commande :

cp.b 0x20000000 0xD0040000 0x45480

On obtient l'écran suivant :

```
Bytes transferred = 283776 (45480 hex)
U-Boot> cp.b 0x20000000 0xD0040000 0x45480
Copy to DataFlash... done
U-Boot> _
```



- Programmer les nouvelles variables d'environnement en tapant les lignes de commande :

setenv cprog 'cp.b 0xD0090000 0x20000000 0x41290'
setenv cpfpga 'cp.b 0xD0040000 0x20000000 0x45480'
saveenv

Eteindre et allumer la carte et vérifier le bon démarrage du matériel